

技术指标

- 1) 单套系统内置 1 颗赛灵思 Virtex UltraScale +VU19P FPGA 芯片, **FPGA** 原型系统容量不小于 4900 万 ASIC 等效门;
- 2) 每个 FPGA 包含 1,184 个通用 I/O 和 48 路高速收发器, 运行速率高达 16Gbps。
- 3) 提供至少 8 路可独立配置全局时钟给每个 **FPGA**, 可编程时钟 (0.16 ~ 350MHz)